



MX8315-IO 基板仕様書

テラソリューション株式会社
〒101-0052 東京都千代田区神田小川町2-6 大宮第2ビル
Mail info@terasolution.jp
URL <http://www.terasolution.jp/>

マニュアル更新履歴

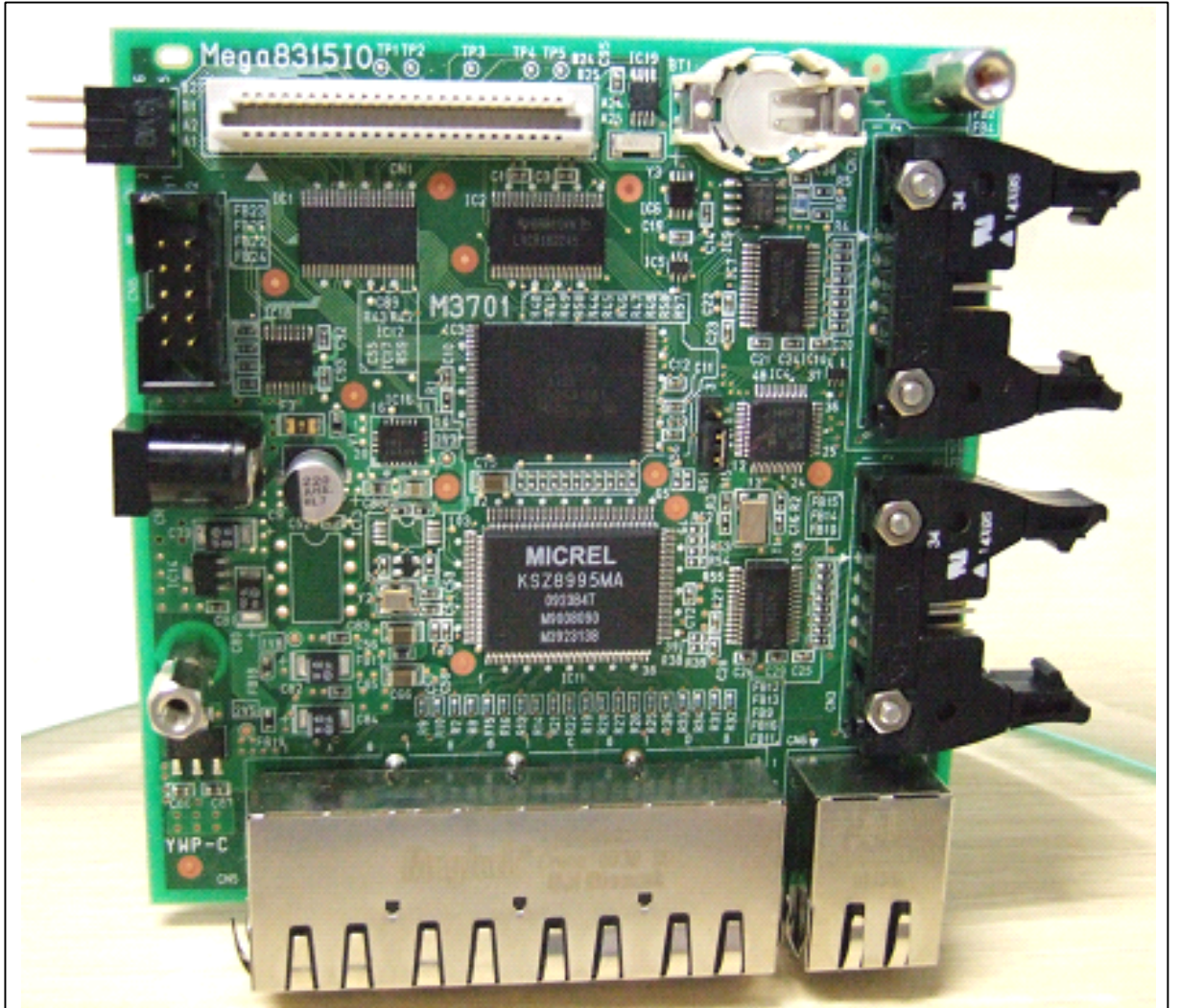
年 月	版数	更新概要
2009.12.21	0.1	暫定版

- ・ 各社名および製品名は各社の登録商標および商標です。

目 次

1. 外観.....	4
2. 仕様.....	5
3. ブロック図.....	6
4. コネクター・ピンアサイン.....	7
5. ポートマップ.....	10
6. ジャンパー.....	10
7. RS232, RS485 切替え.....	10
9. 基板外形図.....	11

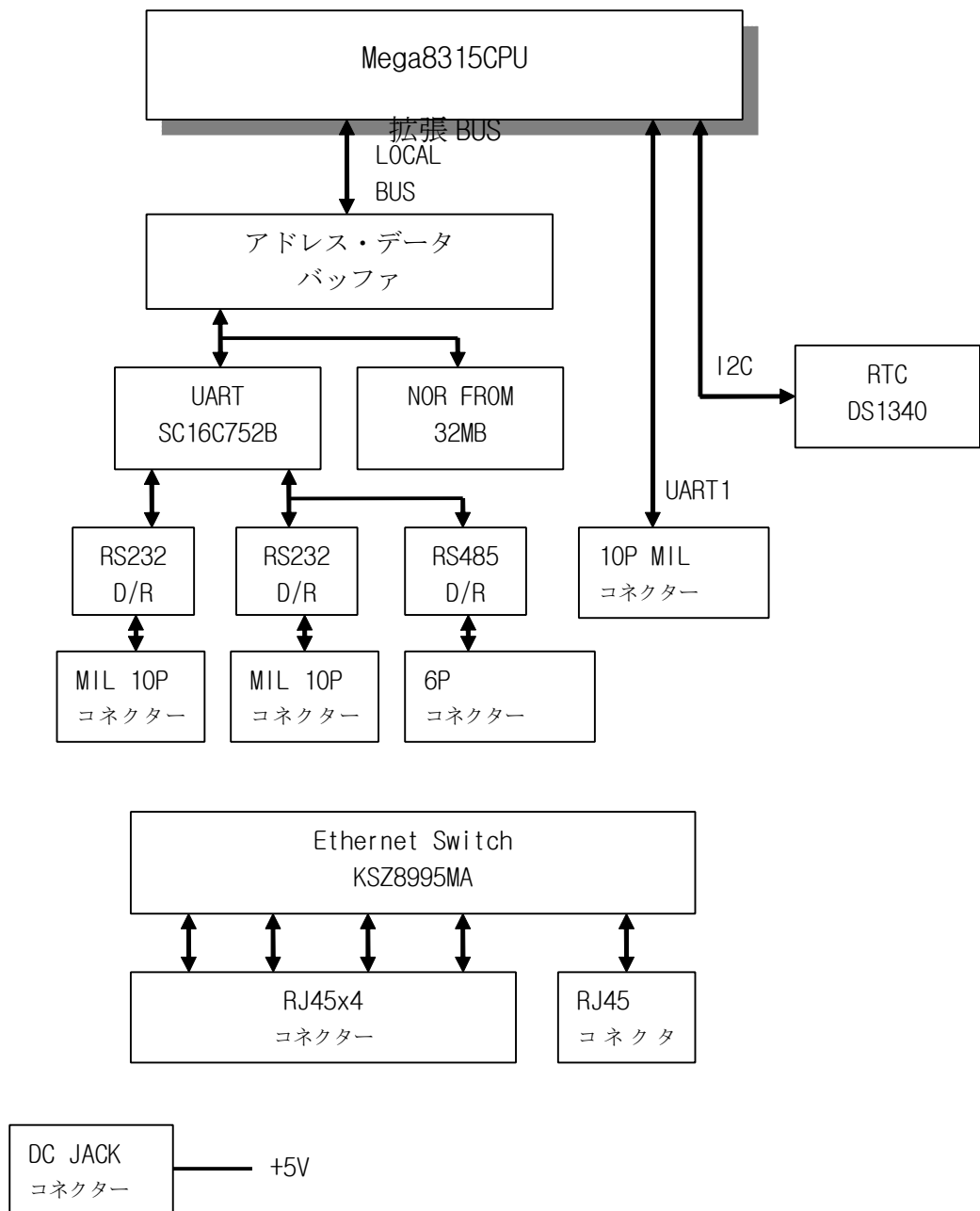
1. 外觀



2. 仕様

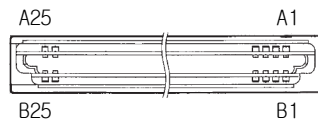
- FROM : NOR 32MB(Numonix:JS28F256P33)
- UART : RS232x2 (TxD,RxD,RTS,CTS,DTR,DSR,RI)
1ch は RS485 とジャンパー切替え
使用 IC : SC16C752B(NXP)
RS232x1(TxD,RxD,RTS,CTS)
MPC8315 内蔵
- RTC : DS1340(Maxim) 使用電池 CR1220(40,000h@25°C)
- Ethernet Switch : 10/100M x5
使用 IC : KSZ8995MA(Micrel)
- 電源 : DC5V
- 消費電力 : T.B.D.
- 動作温度 : 0°C~55°C
- 動作湿度 : 30%~85%RH 結露なきこと
- 外形寸法 : 96.5x97.75x15.21(部品面) mm
Mega8315CPU と組み合わせたときの基板間は 19mm

3. ブロック図



4. コネクタ・ピンアサイン

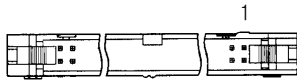
CN1 : 拡張 BUS(XH3B-5041-3A : オムロン)



PIN	SIGNAL	I/O	PIN	SIGNAL	I/O
A1	+5V	I	B1	+5V	I
A2	LAD0	I/O	B2	LA0	I/O
A3	LAD1	I/O	B3	LA1	I/O
A4	LAD2	I/O	B4	LA2	I/O
A5	LAD3	I/O	B5	LA3	I/O
A6	LAD4	I/O	B6	LA4	I/O
A7	LAD5	I/O	B7	LA5	I/O
A8	LAD6	I/O	B8	LA6	I/O
A9	LAD7	I/O	B9	LA7	I/O
A10	LAD8	I/O	B10	LA8	I/O
A11	LAD9	I/O	B11	LA9	I/O
A12	LAD10	I/O	B12	LCS0#	I/O
A13	LAD11	I/O	B13	LCS1#	I/O
A14	LAD12	I/O	B14	LCS2#	I/O
A15	LAD13	I/O	B15	LCS3#	I/O
A16	LAD14	I/O	B16	LOE#	I/O
A17	LAD15	I/O	B17	LWE0#	I/O
A18	I2C SCL	0	B18	LWE1#	0
A19	I2C SDA	I/O	B19	LALÉ	I/O
A20	UART1 TxD	0	B20	LBCTL	0
A21	UART1 RTS#	0	B21	HRST#	0
A22	UART1 RxD (IRQ0)	I	B22	RSTOUT#	I
A23	UART1 CTS# (IRQ5)	I	B23	WAIT#	I
A24	SETSW	0	B24	LINT(IRQ2)	0
A25	GND	-	B25	GND	-

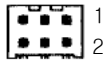
- UART1 RxD は IRQ0 と UART CTS は IRQ5 と兼用。

CN2,3 : UART2,3(OMRON: XG4A-1034)



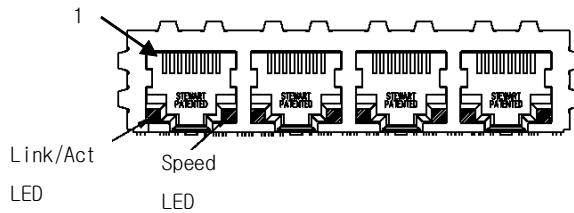
PIN	I/O	SIGNAL	PIN	I/O	SIGNAL
1	I	DCD	2	I	DSR
3	I	RxD	4	O	RTS
5	O	TxD	6	O	CTS
7	O	DTR	8	I	RI
9		GND	10		GND

CN4 : RS485(HOROSE:A1-6PA-2.54DS(71))



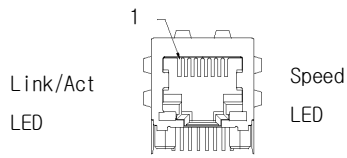
PIN	I/O	SIGNAL
1		+5V
2		
3	I/O	S+
4	I/O	S-
5		
6		GND

CN5:RJ45x4 10/100M Ethernet



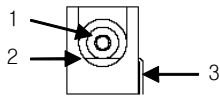
PIN	SIGNAL	PIN	SIGNAL
1	TX+	5	NC
2	TX-	6	RX-
3	RX+	7	NC
4	NC	8	NC

CN6 : RJ45 10/100M Ethernet



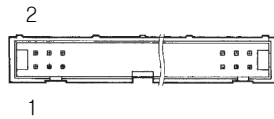
PIN	SIGNAL	PIN	SIGNAL
1	TX+	5	NC
2	TX-	6	RX-
3	RX+	7	NC
4	NC	8	NC

CN7 : DC JACK(PLUG TYPE $\Phi 5.5 \times 2.1$)



PIN	SIGNAL
1	+5V
2	GND
3	GND

CN8:UART1(OMRON:XG4C-1031)



PIN	I/O	SIGNAL	PIN	I/O	SIGNAL
1			2		
3	I	RxD	4	O	RTS
5	O	TxD	6	O	CTS
7			8		
9		GND	10		

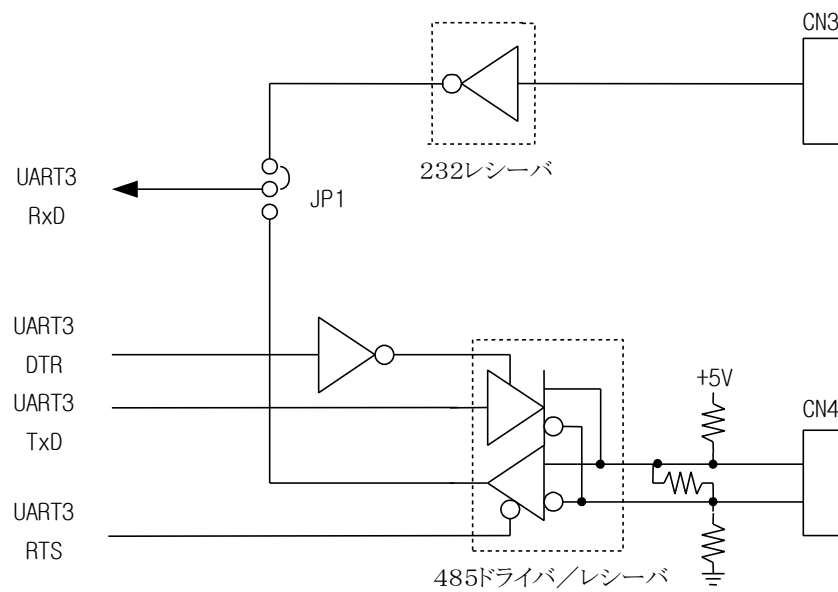
5. ポートマップ

- ・拡張 BUS(MPC8315 LOCAL BUS)
 - CS0 . . . FROM(Numonix:JS28F256P33)
 - CS1 . . . UART2,3(NXP:SC16C752)
UART2(CSA:A3=0),UART3(CSB:A3=1)
 - CS2 . . . 未使用
 - CS3 . . . 未使用

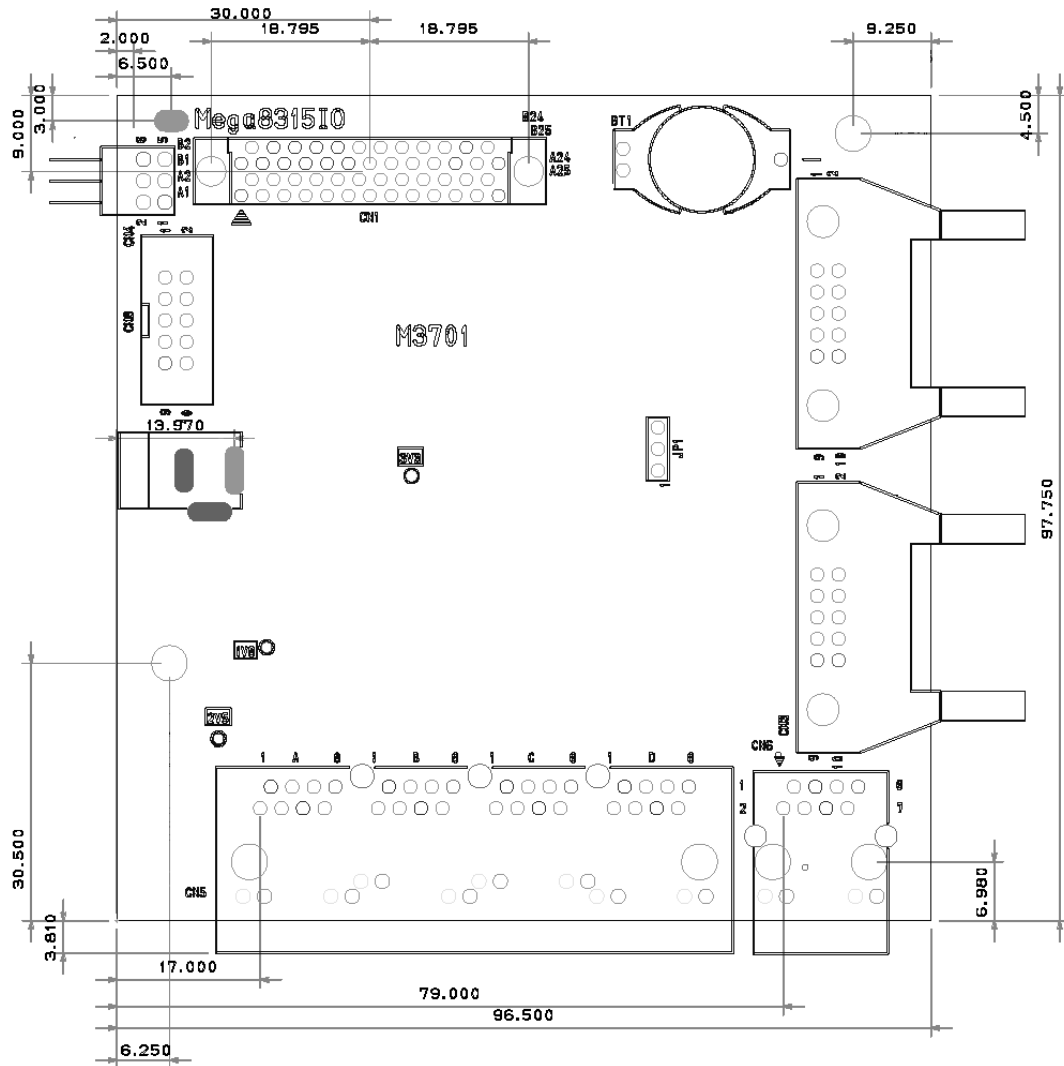
6. ジャンパー

- ・ JP1 : RS232-RS485 切替え
 - 1-2 ショート : RS232(Default)
 - 2-3 ショート : RS485

7. RS232,RS485 切替え



9. 基板外形图



部品面